



Teoretická časť odbornej zložky maturitnej skúšky

Školský rok: **2024/2025**
Študijný odbor: **2675 M,N elektrotechnika**
Oblasť prípravy: **Počítačové systémy**

Témy:

- 01 Kombinačné logické obvody
- 02 Sekvenčné logické obvody
- 03 Jednočipový mikropočítač
- 04 Prerušovací systém mikropočítača ARM Cortex-M3
- 05 Charakteristické črty vývoja číslicových zariadení
- 06 Operačný systém
- 07 Štruktúra počítača
- 08 Spolupráca podsystémov počítača
- 09 Procesor
- 10 Zobrazenie informácie
- 11 Aritmetické operácie v počítači
- 12 Operačný podsystém
- 13 Riadiaci podsystém počítača
- 14 Operandý operácií
- 15 Vnútorne pamäte
- 16 Vonkajšie pamäte
- 17 Vstupno-výstupný podsystém počítača
- 18 Vstupné periférne zariadenia
- 19 Výstupné periférne zariadenia
- 20 Viacprocesorové systémy
- 21 Zosilnenie elektrického signálu
- 22 Počítačové siete LAN
- 23 Prenos dát od uzla k uzlu siete
- 24 Počítačové siete WAN
- 25 Zabezpečenie prenosu

Témy a učebné pomôcky boli prerokované a schválené na zasadnutí PK VYT, ELE+ELM

vedúci PK:

zástupca riaditeľa

riaditeľ školy